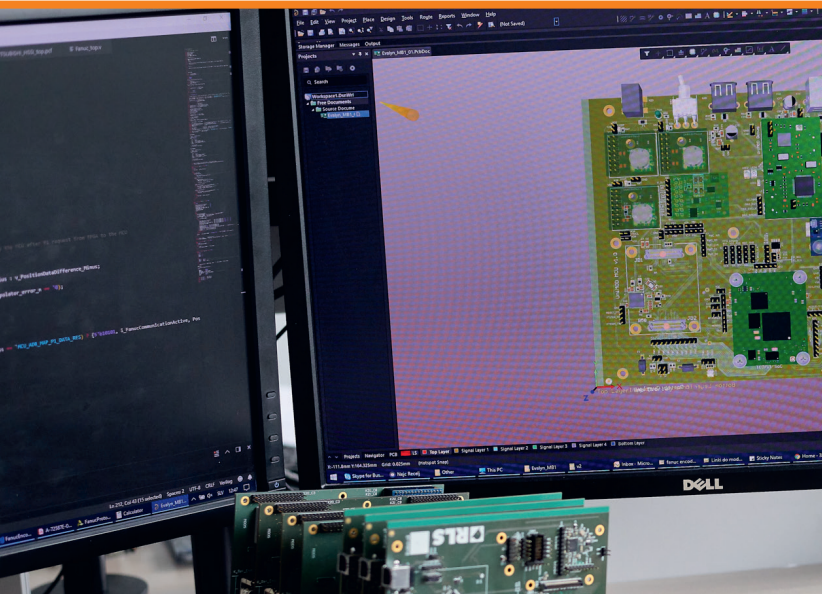




(Senior) razvojni inženir integriranih vezij (M/Ž)

RLS merilna tehnika je visokotehnološko podjetje z več kot tridesetletno tradicijo. K uspešnosti podjetja je ves čas prispevala uporaba lastniških namenskih integriranih vezij (ASIC). Krepimo razvojno ekipo s tega področja in medse vabimo inženirja načrtovalca integriranih vezij, ki se bo pridružil ekipi uveljavljenih strokovnjakov.

Najzaposlovalec 2017 in 2018, najizvoznik 2016, gazela 2015 so priznanja, ki podjetje RLS d.o.o. uvrščajo v sam vrh slovenskega gospodarstva. V podjetju RLS že 30 let razvijamo, izdelujemo in tržimo magnetne senzorje pomika in zasuka. Naše izdelke odlikujejo visoka točnost in odpornost na zunanje dejavnike, zato se vgrajujejo v napredne sisteme v medicini, robotiki in električnih vozilih. Pri delu spodbujamo inovativnost in ustvarjalnost, uspešnost pa gradimo z integriteto, odličnostjo, s spoštovanjem sodelavcev in poslovnih partnerjev ter s poslušom za raznolikost.



Ključne delovne naloge in zadolžitve

- ▶ načrtovanje mešanih analogno-digitalnih (mixed-signal) integriranih vezij;
- ▶ sistemske simulacije integriranih vezij;
- ▶ usklajevanje specifikacij integriranih vezij s sodelavci iz drugih oddelkov;
- ▶ izvajanje meritev in karakterizacije prototipnih vezij;
- ▶ priprava testnih specifikacij integriranih vezij.



Od kandidata pričakujemo

- ▶ poznavanje področja načrtovanja analognih integriranih vezij CMOS (ojačevalniki, komparatorji, tokovni viri, zrcala, napetostne reference ...);
- ▶ osnovno poznavanje področja načrtovanja digitalnih integriranih vezij;
- ▶ poznavanje polprevodniških tehnologij CMOS;
- ▶ izkušnje z okoljem Linux;
- ▶ poznavanje okolja Cadence ali konkurenčnih rešitev (Synopsis, Tanner, ...) in izkušnje s področja simulacij elektronskih vezij;
- ▶ široko razgledanost in zmožnost samostojnega dela na področju elektronike.



Prednosti predstavljajo

- ▶ izkušnje s sistemskimi simulacijami (npr. Simulink);
- ▶ izkušnje z naprednejšimi analognimi simulacijami (Monte Carlo ...);
- ▶ poznavanje avtomatizacije procesov načrtovanja integriranih vezij s skriptnimi jeziki (npr. Tcl, Skill);
- ▶ izkušnje z oblikovanjem mask za integrirana vezja (Layout);
- ▶ izkušnje z načrtovanjem digitalnih vezij (FPGA, verifikacija, sinteza s standardnimi celicami, statična časovna analiza, ...);
- ▶ izkušnje s področja dajalnikov položaja.



Nudimo

- ▶ mentorstvo uveljavljenih načrtovalcev integriranih vezij z večdesetletnimi izkušnjami, kar zagotavlja hitro napredovanje;
- ▶ zanimive in raznolike projekte ter sodelovanje pri razvoju visokotehnoških produktov;
- ▶ delo v sproščenem, inovativnem in pozitivno naravnanim delovnem okolju hitro rastočega podjetja z močnim razvojnim oddelkom, kjer je vaš doprinos k uspehu podjetja prepoznan in cenjen;
- ▶ samostojno in odgovorno delo;
- ▶ omogočamo in spodbujamo redno strokovno izpopolnjevanje in usposabljanje;
- ▶ zaposlitev za nedoločen čas s 6-mesečno poskusno dobo.



Stopite v kontakt z nami!

Posameznike, ki ste se prepoznali v opisu delovnih nalogah ter menite, da lahko s svojimi znanji, izkušnjami in kompetencami obogatite ekipo naših strokovnjakov, vabimo, da nam posredujete prijavo in življenjepis s podrobnim opisom delovnih nalog in dosedanjih dosežkov čim prej na elektronski naslov zaposlitev@rls.si.

Za dodatne informacije nas obiščite na www.rls.si, na voljo sem vam tudi na tel. št. 01 52 72 247 (Darja Skok).

Prijava na: zaposlitev@rls.si

Zlata nit 2017
ZMAGOVALEC IZBORA

Zlata nit 2018
ZMAGOVALEC IZBORA



Certifikat 2020 | 21

