



INŽENIR ZA NAČRTOVANJE DIGITALNIH ELEKTRONSKIH VEZIJ (M/Ž)

Ali želite sodelovati pri razvoju naslednje generacije naprednejših enkoderjev, s pomočjo katerih bodo roboti in druge naprave naših strank še natančnejše, hitrejši in bolj varni? Pridružite se nam kot inženir za načrtovanje digitalnih vezij v FPGA in digitalnih integriranih vezij.

Najzaposlovalec 2017 in 2018, finalist izbora Zlate niti za najzaposlovalca 2022, najizvoznik 2016 in Slovenska gazela so priznanja, ki nas uvrščajo v sam vrh slovenskega gospodarstva. V podjetju RLS že 30 let razvijamo, izdelujemo in tržimo magnetne senzorje pomika in zasuka. Naše izdelke odlikujeta visoka točnost in odpornost na zunanje dejavnike, zato se vgrajujejo v napredne sisteme v medicini, robotiki in električnih vozilih. Pri delu spodbujamo inovativnost in ustvarjalnost. Uspešnost gradimo z integriteto, odličnostjo, s spoštovanjem sodelavcev in poslovnih partnerjev ter s poslušanjem za raznolikost.



Naša zgodba



Aplikacije izdelkov



Kaj bo zapolnilo vaš delovnik?

- ▶ Načrtovanje digitalnih vezij v HDL jeziku, predvsem v SystemVerilogu;
- ▶ Implementacija designa v FPGA, potencialno tudi ASIC;
- ▶ Simulacije in testiranje digitalnih elektronskih vezij;
- ▶ Izvajanje meritev z ustrezno razvojno opremo (logični analizator, osciloskop, debugger);
- ▶ Programiranje, predvsem v C, C++ in Python z namenom testiranja digitalnih vezij;
- ▶ Dokumentiranje svojega dela (od oblikovanja zahtev do testnih poročil).



Kakšna so naša pričakovanja?

- ▶ Dobro obvladovanje vsaj enega HDL jezika: SystemVerilog oz. Verilog ali VHDL (delo bo potekalo v SystemVerilogu);
- ▶ Sposobnost postavitve arhitekture elektronskega vezja v HDL jeziku;
- ▶ Izkušnje z implementacijo digitalnih vezij na FPGA;
- ▶ Izkušnje s simulacijo in testiranjem digitalnih elektronskih vezij;
- ▶ Poznavanje arhitekture mikrokontrolerjev;
- ▶ Zaželeno obvladovanje programskih jezikov C, C++, Python;
- ▶ Zaželeno so izkušnje z implementacijo digitalnih vezij na ASIC;
- ▶ Zaželeno poznavanje orodij za razvoj FPGA vezij (Xilinx, Lattice, Intel);
- ▶ Zaželeno poznavanje razvojnih okolij in orodij za razvoj in testiranje vgnezenih sistemov (Keil uVision, winIDEa, Visual Studio, Visual Studio Code);
- ▶ Zaželeno vsaj osnovno poznavanje sistema Linux;
- ▶ Vsaj 3 leta izkušenj s področja dela;
- ▶ VI. ali VII. stopnja izobrazbe elektro, računalništva ali druge ustrezne smeri;
- ▶ Inovativnost, analitično razmišljanje, natančnost in doslednost;
- ▶ Sposobnost samostojnega, kot tudi timskega dela;
- ▶ Pripravljenost na učenje;
- ▶ Aktivno znanje angleškega jezika.



Kaj vam nudimo?

- ▶ **Naše delovno okolje** je sproščeno in ustvarjalno. Cenimo in spodbujamo raznolikost ter sodelovalni pristop vseh sodelavcev.
- ▶ **Rast in napredek.** Spodbujamo in omogočamo strokovno usposabljanje, ter uvajanje v delo pod vodstvom izkušenih mentorjev v internem okolju, med sodelavci, ali prek strokovnih izobraževanj izven podjetja. Znanje je dragocena in trajna prednost vsakega izmed nas, ki je ne zmore zanikati nobeno delovno okolje.
- ▶ **Oblika dela.** Nudimo redno zaposlitev za nedoločen čas s poskusno dobo 6 mesecev. Delo poteka na lokaciji, omogočeno je tudi delo na daljavo.
- ▶ **Delovnik** je fleksibilen in se prilagaja vašemu življenjskemu ritmu. Družina, prostočasne dejavnosti in čas za regeneracijo po željah posameznika so nam pomembni, zato skrbno namenjamo naš čas in sredstva negovanju zdravega in družini prijaznega načina življenja.
- ▶ **Ostalo.** Kava, čaj in sadje v skupnih prostorih. Urejena brezplačna parkirna mesta. Spodbujanje skupinskih športnih dejavnosti. Brezplačno obiskovanje fitnes centra. Organizirano praznovanje Dedka Mraza z obdarovanjem otrok ter ostali družabni dogodki.



Stopite v kontakt z nami!

Posameznike, ki vam opisane delovne naloge predstavljajo izziv in veselje, ter menite, da lahko s svojimi znanji, izkušnjami in kompetencami obogatite ekipo naših strokovnjakov, vabimo, da nam čim prej posredujete prijavo in življenjepis s podrobnim opisom delovnih nalog na elektronski naslov zaposlitev@rls.si.

Za dodatne informacije obiščite www.rls.si ali nas kontaktirajte na tel. št. 01 52 72 192 (Špelca Klančar).

Prijava na: zaposlitev@rls.si



Zlata nit 2017
ZMAGOVALEC IZBORA

Zlata nit 2018
ZMAGOVALEC IZBORA

Zlata nit 2022
FINALIST IZBORA

